

# 目 次

|     |                        |        |
|-----|------------------------|--------|
| 1   | 序論                     | 3 - 1  |
| 2   | 計算機制御の目的               | 3 - 1  |
| 2.1 | 制御対象としてみた PF ストレージ・リング | 3 - 1  |
| 2.2 | 理想的コントロールとは？           | 3 - 2  |
| 3   | 旧システムの概略と問題点           | 3 - 3  |
| 3.1 | 概略                     | 3 - 4  |
| 3.2 | 問題点                    | 3 - 5  |
| 4   | 新システムについて              | 3 - 5  |
| 4.1 | 概要                     | 3 - 5  |
| 4.2 | リアルタイム・システム            | 3 - 8  |
| 4.3 | 入出力制御                  | 3 - 10 |
| 4.4 | ネットワーク                 | 3 - 10 |
| 4.5 | データ管理                  | 3 - 11 |
| 4.6 | オペレーター・コンソール           | 3 - 12 |
| 5   | 将来の展望（結びにかえて）          | 3 - 12 |