

目 次

制御(1) — J-PARC加速器と分散制御システム—

1	はじめに	9-1
2	加速器制御システム	9-1
2.1	加速器制御システムの機能	9-1
2.2	制御システムに求められるもの	9-1
2.3	制御システムがカバーする範囲	9-1
3	標準モデル	9-2
4	制御フレームワークEPICS	9-3
4.1	I/O Controller (IOC)	9-4
4.2	EPICS レコードとDatabase	9-4
4.3	Channel Access	9-5
4.4	EPICS におけるGUIアプリケーション	9-5
4.5	アーカイブシステム	9-7
5	J-PARC加速器の場合	9-10
5.1	ネットワーク	9-10
5.2	OS の選択	9-11
5.3	IOC のハードウェア	9-12
5.3.1	VME SBC	9-12
5.3.2	PLC-CPU	9-14
5.3.3	仮想 IOC	9-14
5.4	PiNON サバ太郎Type-P	9-15
5.5	上位制御系のハードウェア	9-15
5.5.1	Blade 計算機	9-15
5.6	端末用計算機	9-16
6	まとめ	9-18
	参考文献	9-18