

目 次

タイミングシステムの概念と実装

1	はじめに	10-1
2	J-PARC のタイミングチャート	10-1
3	J-PARC のタイミングシステム	10-3
3.1	スケジュールドタイミングの動作原理	10-3
3.2	スケジュールドタイミングを構成するハードウェア	10-4
3.3	タイミング送信・受信モジュール	10-5
3.4	シンクロナイゼーションタイミング	10-7
4	設計思想	10-8
4.1	何を基準にするのか -AC ライン非同期のタイミング	10-8
4.2	マスタークロックの重要性	10-11
4.3	同期データ系の構築	10-15
5	次世代タイミングシステムに向けて	10-18
5.1	開発にあたって	10-18
5.2	次世代システムの構成概要	10-18
5.3	高速シリアル通信	10-19
5.4	開発および試験の状況	10-21
6	おわりに	10-21
	参考文献	10-22